

HG-RFDIS

射频数字接口标准 V1.0

北京星源北斗导航技术有限责任公司

2011 年 9 月 18 日

表 A 文档信息表

Item	Context
Author	hg
Last Update	2011-9-18
Version	1.0
Copyright(c)	北京星源北斗导航技术有限责任公司
密级	公开

更多详细信息请致电星源北斗咨询!

公司地址：北京市海淀区海淀中街 16 号中关村公馆 B 座 802 室

电话及传真：82484062

QQ: 5024141

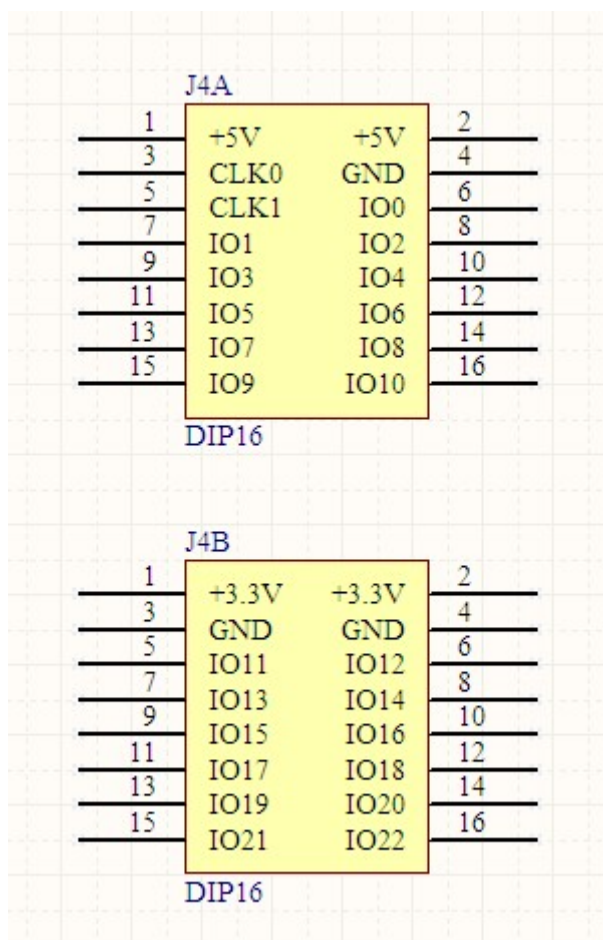
邮箱：liuwsat@yahoo.com.cn

1 标准设立背景和意义

HG-RFDIS 接口标准是北京星源北斗导航技术有限责任公司在研发 GNSS 开发工具过程中为保持接口一致性逐渐形成的标准，它定义了电源、时钟、I/O 等射频数字部分所需的接口，常规的纯数字电路（处理器、FPGA）和射频模拟电路（TCXO、下变频器、混频器、A/D）可以通过该接口连接，从而实现两部分可独立更换的能力。

HG-RFDIS 是一个公开的标准，任何人可根据工作需要采用该标准，HG-RFDIS 的升级、维护和解释由北京星源北斗导航技术有限责任公司负责，欢迎用户为 HG-RFDIS 改进提出宝贵意见。

2 接口定义



管脚名称	管脚描述
+5V	底板 5V 电源滤波后的输出,为射频板提供 5V 电源
+3.3V	底板通过 3.3V 线性整流器用滤波后的输出,为射频板供 3.3V 电源
GND	底板数字地
CLK0/CLK1	射频板时钟输出给底板,某些产品中 CLK0 和 CLK1 为一对差分时钟。
IO0~IO22	23 个 IO 脚,可以使用 IO 脚从底板给射频板供时钟。

3 接口机械尺寸

